General blocks diagram of the core

Trigger

Configuration

Core

Clk

Input Data

WBS

WBM

Read Controller

Reset

Trigger\_type

Trigger\_position

System\_status

ram\_to\_wc

wc\_to\_rc

WBS\_to\_wc

ram\_to\_rc

Clk

Reset

rc\_to\_WBM

Clk\_to\_start

System\_status

wc\_to\_ram

clk

Reset

Out\_valid

Enable\_out\_valid

Data\_out

Clk

Reset

Write Controller

RAM

Generics

Generics

Trigger

Registers

Input Data

הערה: מסמך Generic\_Register לא מעודכן, יש לחזור ולתאם בינו ובין השרטוט הנ"ל.

שאלות:

כרגע יש חוסר תיאום בין שרטוט זה לבין מסמך generic\_register. האם אות Trigger

Configuration נחוץ או שהמידע שמגיע לרגיסטרים עובר דרך WBS (ואז נידרש להכניס אות WBS לתוך רגיסטרים)

* כיצד לחלחל את הGenerics לתוך הרכיבים? האם זו כניסה נפרדת לכל רכיב שמשתמש בהם?( כרגע עבור RAM ממומש ככניסה נפרדת אך אנו לא בטוחים כיצד להשתמש בה בשרטוט בלוק הRAM עצמו)
* לגבי רגיסטר System status. האם לשנות את התכנון כך שהרגיסטר יהיה לקריאה בלבד? דיברנו על כך שהתוכנה כותבת אליו, כיצד אנו מראים זאת בדיאגרמה? (אנו הגדרנו אות בשם זה אשר נכנס לרגיסטר)